

DRAM DDR3 ĐẠT MẬT ĐỘ 4 GIGABIT

Nhờ công nghệ xử lý 50 nanometer, Samsung đã phát triển chip nhớ đầu tiên trên thế giới có mật độ gấp đôi dòng DRAM trước đó, giúp sản xuất module đạt dung lượng lên đến 32 GB.

Hồi tháng 9/2008, hãng điện tử Hàn Quốc cho ra mắt chip DDR3 2 gigabi

Nhờ công nghệ xử lý 50 nanometer, Samsung đã phát triển chip nhớ đầu tiên trên thế giới có mật độ gấp đôi dòng DRAM trước đó, giúp sản xuất module đạt dung lượng lên đến 32 GB.

Hồi tháng 9/2008, hãng điện tử Hàn Quốc cho ra mắt chip DDR3 2 gigabit. Bob Merritt, chuyên gia phân tích thuộc hãng nghiên cứu Convergent Semiconductors, nhận định chip nhớ mật độ cao sẽ giúp giảm giá sản phẩm và tiết kiệm điện năng tiêu thụ cho hệ thống.

Bước tiến của Samsung như một luồng sinh khí mới cho thị trường DRAM bởi giá mặt hàng này liên tục đi xuống trong 2 năm qua do tình trạng cung vượt quá cầu, dẫn đến việc một số công ty như Qimonda phải nộp đơn phá sản.