

CHIP 64 LỖI VỚI HIỆU SUẤT GẤP 10 LẦN INTEL XEON

Với th

Với thời gian mà bộ vi xử lý của hãng sản xuất chip hàng đầu thế giới cần để quét 1 GB dữ liệu, sản phẩm do công ty Tileria (Mỹ) giới thiệu có thể scan 10 GB mà chỉ tiêu thụ 1/3 điện năng.

Tileria đã bắt đầu xuất xưởng chip Tile64, được trang bị cho các thiết bị truyền thông, bộ chuyển mạch cũng như ứng dụng mã hóa video độ phân giải cao.

Tên gọi Tile64 có nghĩa chip này chứa 64 lỗi với kiến trúc xếp liên kề (tile). Chip được thiết kế theo phương pháp truyền thống, tức có bộ nhớ đệm cache L1 và L2 để lưu trữ lệnh giống bộ vi xử lý PC và mỗi lỗi liên kết với những lỗi khác qua việc chia sẻ cache L3.

Việc kết nối lỗi với những thành tố điện toán khác là một trong những khâu khó khăn nhất. Intel từng vất vả khi tìm cách đưa các bộ vi xử lý Core Duo qua một kênh truyền hệ thống đơn nhất còn AMD sử dụng công nghệ siêu dẫn HyperTransport.

Trong khi đó, Tileria đã xây dựng một bộ chuyển mạch (switch) nhỏ trong mỗi lỗi, gọi là iMesh. iMesh có nhiệm vụ định hướng dữ liệu tới các switch cũng như các vi xử lý khác và Tileria khẳng định kỹ thuật này có thể loại bỏ tình trạng nghẽn dữ liệu trên chip.

Tile64, 600 MHz, sẽ được bán với giá 435 USD, tương đương chip Intel Xeon lỗi tứ tầm trung. Chip 32 lỗi dự kiến có mặt vào giữa năm 2008 còn phiên bản 120 lỗi sẽ được ra mắt cuối năm sau. Trước đó, Intel cũng đã đề cập đến chip 80 lỗi nhưng chưa có kế hoạch đưa sản phẩm ra thị trường.