

CENTRINO THẾ HỆ 4 HỖ TRỢ TỐC ĐỘ FSB 800 MHZ

Nền tảng cho máy tính xách tay Centrino mang tên Santa Rosa, ra mắt nửa đầu 2007, sẽ dựa trên công nghệ Merom, loại chip dành cho thiết bị di động đầu tiên được phát triển theo cấu trúc mới của Intel. Merom, theo dự kiến sẽ ra mắt vào quý III năm nay, thuộc nền tảng Napa

Nền tảng cho máy tính xách tay Centrino mang tên Santa Rosa, ra mắt nửa đầu 2007, sẽ dựa trên công nghệ Merom, loại chip dành cho thiết bị di động đầu tiên được phát triển theo cấu trúc mới của Intel. Merom, theo dự kiến sẽ ra mắt vào quý III năm nay, thuộc nền tảng Napa - Centrino thế hệ 3. Napa (còn gọi là Centrino Duo) đã chính thức xuất hiện đầu tháng này cùng thiết bị xử lý lõi kép Core Duo. Tại thời điểm phát hành, chip Merom sẽ vẫn duy trì tốc độ 667 MHz của Napa nhưng trong Santa Rosa, FSB tăng lên tới 800 MHz. Merom có bộ nhớ đệm L2 4 MB trong khi Core Duo là 2 MB. Santa Rosa sẽ bao gồm Crestline, sản phẩm tiếp theo của bộ chipset dành cho thiết bị di động Express 945GM và 945PM (cùng thuộc Napa). Ngoài ra, nó còn có Kedron, chipset WLAN thế hệ mới của Intel. Trong khi đó, Intel cũng đã sẵn sàng giới thiệu hai chip Celeron D 65 nm dành cho máy để bàn, mã số 352 và 356. Dựa trên công nghệ chip Cedar Mill (dòng chip đơn lõi 65 nm), Celeron mới sẽ được trang bị bộ nhớ đệm cache L2 512 MB, gấp đôi dòng Celeron D hiện nay. Tuy nhiên, cũng như Celeron D, hai mẫu mới vẫn hoạt động với tốc độ FSB 533 MHz và hỗ trợ điện toán 64 bit. Celeron sẽ ra mắt cùng thời điểm với thiết bị xử lý 671 (chip Pentium 4 thuộc Cedar Mill) trong quý II năm nay, có xung nhịp 3,8 GHz, tương tự trong 670 và 672 dựa trên Prescott. 671 sẽ hỗ trợ đa phân luồng (HT) nhưng không có công nghệ ảo hóa giống như 672.