

# XỬ LÝ ẢNH TRÊN NỀN FPGA NANOBOARD 2.

## TỔNG QUAN

- Tìm hiểu thuật toán xử lý ảnh
- Tìm hiểu phương pháp đọc ảnh số
- Tìm hiểu phương pháp hiển thị dữ liệu lên màn hình LCD TFT
- Tìm hiểu phần cứng hệ thống nhúng
- Xây dựng phần cứng nhúng trên nền FPGA NB2
- Lập trình phần mềm nhúng

## MỤC TIÊU

- Nghiên cứu các phương pháp xử lý ảnh.
- Xây dựng thuật toán các phương pháp xử lý ảnh.
- Xây dựng chương trình các thuật toán xử lý ảnh.

## NỘI DUNG

1. - Tìm hiểu một số công nghệ hiện có
2. - Phân tích và chọn phương án thi công
  - Tìm hiểu yêu cầu và ràng buộc của hệ thống mới
3. Thiết kế thuật toán xử lý ảnh
4. Xây dựng chương trình xử lý ảnh

## PHƯƠNG PHÁP NGHIÊN CỨU

### HIỆU QUẢ KTXH

### ĐƠN VỊ SỬ DỤNG

- Sản phẩm công nghệ: Bài thí nghiệm môn học hệ thống nhúng.
- Ứng dụng tại: Ngành Kỹ Thuật Máy Tính - Trường Đại Học Kỹ Thuật Công nghiệp